FONTE DE ALIMENTAÇÃO

F N AC DC + -

13 14 ENTRADA DIGITAL 0
13 14 ENTRADA DIGITAL 1
13 14 ENTRADA DIGITAL 2
13 14 ENTRADA DIGITAL 3
13 14 ENTRADA DIGITAL 4
13 14 ENTRADA DIGITAL 5
13 14 ENTRADA DIGITAL 6
13 14 ENTRADA DIGITAL 7
13 14 ENTRADA DIGITAL 8
13 14 ENTRADA DIGITAL 9
13 14 ENTRADA DIGITAL 10
13 14 ENTRADA DIGITAL 11
13 14 ENTRADA DIGITAL 12
13 14 ENTRADA DIGITAL 13
13 14 ENTRADA DIGITAL 14
13 14 ENTRADA DIGITAL 15
13 14 ENTRADA DIGITAL 16
13 14 ENTRADA DIGITAL 17
13 14 ENTRADA DIGITAL 18

+24V IN- S/S X0 X1 X2 X3 X4 X5 X6 X7 X8 X9 X10 X11 X12 X13 X14 X15 X16 X17 X18

CLP CLASSIC - HCG2
TRANSISTOR
NPN

RS - 232 USB

D+ D- SG +24V 24G Y0 Y1 Y2 Y3 Y4 Y5 Y6 Y7 +24V 24G Y10 Y11 Y12 Y13 Y14 Y15 Y16 Y17

SAÍDA DIGITAL 0
SAÍDA DIGITAL 1
SAÍDA DIGITAL 2
SAÍDA DIGITAL 3
SAÍDA DIGITAL 4
SAÍDA DIGITAL 5
SAÍDA DIGITAL 6
SAÍDA DIGITAL 7
SAÍDA DIGITAL 10
SAÍDA DIGITAL 11
SAÍDA DIGITAL 12
SAÍDA DIGITAL 13
SAÍDA DIGITAL 14
SAÍDA DIGITAL 15
SAÍDA DIGITAL 16
SAÍDA DIGITAL 17

x1 x2

8 10

			Data	09/01/2024	EPLAN	EPLAN GmbH & Co. KG	CLP SERIE HCG2	= CA1	
			Editor	HP				+ EAA	
			Verif.		Projeto básico com estrutura de identificação de acordo com a norma GB			GB_bas001	Folha 9
Alteração	Data	Nome	Orig.		Em substituição de	Substituído por			Página 9 / 10